



УНИВЕРЗИТЕТ У БЕОГРАДУ - ЕЛЕКТРОТЕХНИЧКИ ФАКУЛТЕТ

Булевар краља Александра 73, 11000 Београд, Србија

Тел. 011/324-8464, Факс: 011/324-8681

КОМИСИЈИ ЗА СТУДИЈЕ II СТЕПЕНА ЕЛЕКТРОТЕХНИЧКОГ ФАКУЛТЕТА У БЕОГРАДУ

Комисија за студије II степена, Електротехничког факултета у Београду, на својој седници одржаној 24.05.2016. године именовало нас је у Комисију за преглед и оцену мастер рада дипл. инж. Александар Милић под насловом „Развој верификационог плана и верификационог окружења у складу са УВМ методологијом рада за И2Ц магистралу“. Након прегледа материјала Комисија подноси следећи

ИЗВЕШТАЈ

1. Биографски подаци кандидата

Александар Милић је рођен 27.01.1990. године у Лесковцу. Гимназију је завршио у Крагујевцу са одличним успехом. Електротехнички факултет у Београду уписао је 2009. године, на одсеку за Рачунарску технику и информатику. Дипломирао је у септембру 2013. године са просечном оценом на испитима 8,73, на дипломском 10. Мастер студије на Електротехничком факултету у Београду је уписао октобра 2013. на Модулу за Рачунарску технику и информатику. Положио је све испите са просечном оценом 9,20.

2. Опис мастер рада

Мастер рад обухвата 51 страну текста, са укупно 32 слике, 9 табела и 8 референци. Рад садржи увод, 4 поглавља и закључак (укупно 6 поглавља) и списак коришћене литературе.

Прво поглавље представља увод у коме су описани предмет и циљ рада.

У другом поглављу је дат функционалан опис И2Ц дизајна који ће бити предмет тестирања. Такође, дат је детаљан опис регистара којима ће се приступати користећи развијене приступне методе верификационе компоненте за паралелни интерфејс под називом Вишбоне.

У трећем поглављу су приказана три основна приступа функционалној верификацији која се данас користе. Анализиране су добре и лоше стране наведених приступа.

Четврто поглавље даје преглед методологије за вишеструку употребу - УВМ која представља срж случајне верификације. Говори се о реализацији и начину коришћења верификационих компоненти приликом верификације чипа. Сам процес верификације је описан кроз кодове потребне за имплементацију окружења.

У оквиру петог поглавља је описано писање верификационог плана, као и његово мапирање на резултате регресије. Поред тога, детаљно је анализирана сакупљена метрика верификације са коришћењем смерница приликом идентификације делова дизајна који нису покривени на основу тестова.

Шесто поглавље је закључак у оквиру кога је описан значај описаног решења и могућа даља унапређења. Резимирани су резултати рада, и показана оправданост и исправност коришћења примењеног приступа.

3. Анализа рада са кључним резултатима

Мастер рад дипл. инж. Александра Милића се бави проблематиком пројектовања окружења за верификацију интегрисаних кола, коришћењем методологије за аутоматску проверу исправности дизајна И2Ц магистрале.

Основни доприноси рада су: 1) преглед УВМ верификационе методологије и детаљан опис; 2) приказ имплементације верификационог окружења; 3) анализа код и функционалне метрике верификације; 4) приказ имплементације верификационог плана.

4. Закључак и предлог

Кандидат Александар Милић је у свом мастер раду успешно решио проблем развоја окружења које омогућава опсежно тестирање сложеног дизајна и висок степен поновне употребе кода користећи УВМ методологију тестирања.

Кандидат је исказао самосталност и систематичност у своме поступку као и иновативне елементе у решавању проблематике овог рада.

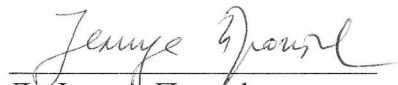
На основу изложеног, Комисија предлаже Комисији за студије II степена Електротехничког факултета у Београду да рад дипл. инж. Александра Милића прихвати као мастер рад и кандидату одобри јавну усмену одбрану.

Београд, 31.08.2017. године

Чланови комисије:



Др Вељко Милутиновић,
редовни професор у пензији



Др Јелица Протић, ванредни
професор